



## Curso 2011-2012

## CENTROS

Planes Estudio

## PLANES

## ASIGNATURAS

v. 2.11

**Sistemas lógicos** CÓDIGO:11928  
Ingeniero de Telecomunicación (en extinción)  
Escuela de Ingeniería y Arquitectura, Zaragoza

**Departamentos:**  
Informática e Ingeniería de Sistemas

**Áreas:**  
Arquitectura y Tecnología de Computadores

**Curso:** 1  
**Duración:** 1º cuatrimestre  
**Carácter:** Obligatoria  
**Tipo:** Teórica Práctica  
**Idioma:** Español

**Horas teóricas:** 2  
**Horas prácticas:** 15  
**Créditos UZ:** 6  
**Créditos ECTS:** 4,9

Oferta de plazas de libre elección:  
**Propia Titulación:** No  
**Otras Titulaciones:** No  
**y/u:**  
**Otros Centros:** No  
**Nº Plazas optativas:**

## Objetivos y Programa

## Profesores y Bibliografía

## Horario / Observaciones

## Objetivos

Fundamentos del funcionamiento de los circuitos digitales. Análisis y síntesis de circuitos básicos con y sin memoria. Introducción al funcionamiento y diseño del computador.

## Programa

1. Introducción. Álgebra de Boole. Tipos de datos y representaciones.
2. Puertas lógicas: análisis y síntesis.
3. Bloques y sistemas combinacionales: análisis y síntesis.
4. Bloques y sistemas secuenciales: análisis y síntesis.
5. Introducción al computador digital. Máquina Sencilla.

## PROGRAMA DE PRACTICAS DE LABORATORIO:

Manejo de programas de captura de esquemas y simulación digital (LogicWorks) sobre PC. (7 sesiones de 2 horas).

## Evaluación

Examen de la asignatura y control de prácticas