



Curso 2011-2012

CENTROS

Planes Estudio

PLANES

ASIGNATURAS

 v. 2.11

Electrónica digital CÓDIGO: 11941
Ingeniero de Telecomunicación (en extinción)
Escuela de Ingeniería y Arquitectura, Zaragoza

Departamentos:
Ingeniería Electrónica y Comunicaciones

Áreas:
Tecnología Electrónica

Curso: 2
Duración: 2º cuatrimestre
Carácter: Troncal
Tipo: Teórica Práctica
Idioma: Español

Horas teóricas: 2
Horas prácticas: 15
Créditos UZ: 4,5
Créditos ECTS: 3,7

Oferta de plazas de libre elección:

Propia Titulación:
Otras Titulaciones: No
y/u:
Otros Centros: No
Nº Plazas optativas:

Objetivos y Programa

Profesores y Bibliografía

Horario / Observaciones

Objetivos

Se pretende que el alumno conozca, en primer lugar, las tecnologías más relevantes con las que se fabrican los distintos circuitos digitales. Con ello será capaz de diseñar circuitos que cumplan las especificaciones de los fabricantes. En segundo lugar, se presentan al alumno los múltiples circuitos integrados digitales que existen en el mercado y que implementan diferentes funciones, haciendo especial hincapié en los aspectos prácticos de su utilización. Además de todo ello, se da al alumno la formación necesaria para que pueda acometer con éxito el diseño de sistemas digitales de complejidad media.

Programa

1. Introducción a los sistemas digitales
2. Tecnologías digitales
3. Circuitos integrados digitales secuenciales
4. Circuitos integrados digitales combinatoriales
5. Algunas reglas de diseño de los sistemas digitales
6. Dispositivos lógicos programables

PROGRAMA DE PRACTICAS DE LABORATORIO:

1. Familia TTL.
2. Familia CMOS.
3. Interconexión de integrados (I).
4. Interconexión de integrados (II).

Evaluación

Exámen de teoría y problemas.
Actividad y rendimiento del alumno en las prácticas de laboratorio.