## Curso 2011-2012

#### **CENTROS**



**PLANES** 

**ASIGNATURAS** 

v. 2.11

# Subsistemas e/s y periféricos código:12080

Ingeniero en Informática (en extinción) Escuela de Ingeniería y Arquitectura, Zaragoza

### Departamentos:

Carácter: Optativa Tipo: Teórica Práctica

Idioma: Español

Informática e Ingeniería de Sistemas

## Áreas:

Arquitectura y Tecnología de Computadores

Oferta de plazas de libre elección:

Propia Titulación: Otras Titulaciones: S/L

y/u:

Otros Centros: S/L Nº Plazas optativas: S/L

# Objetivos y Programa

Duración: 1º cuatrimestre

Profesores y Bibliografía

Horas teóricas: 3

Horas prácticas: 15 Créditos UZ: 6

Créditos ECTS: 5,1

Horario / Observaciones

### **Objetivos**

Curso: 5

Profundizar en el estudio del subsistema de E/S en aspectos tales como buses, diseño de controladores de periféricos y evaluación del rendimiento de estos elementos.

#### Programa

- INTRODUCCCION; Entrada/Salida, visión clásica.
- DISCOS:
- Discos y otros dispositivos de almacenamiento.
- Influencia del sistema operativo.
- RAID's, arrays de discos.
- Modelos de Rendimiento en discos y sistemas de ficheros.
  BUSES Y ESTANDARES:
- Conceptos de Buses.
- IDE SCSI.
- ISA, V.L.BUS, PCI.
- TENDENCIAS; VSB, Firewire IEEE 1394, Fiber Channel, etc...
- Otros Buses.
- PERIFERICOS:

# PROGRAMA DE PRÁCTICAS DE LABORATORIO:

- 1) Introducción (2 sesiones).
- 2) Controladores de periféricos (2 sesiones).
- 3) Controladores de periféricos (2 sesiones).
- 4) Evaluación de prestaciones (2 sesiones).

# Evaluación

Examen de la asignatura y control de prácticas.

1 de 1 23/01/2012 13:00